

OEM Automatic AB

Postadress: Box 1011, 573 28 Tranås

Besöksadress: Dalagatan 4, 573 28 Tranås

075-242 42 00 | kundsupport@oemautomatic.se | www.oemautomatic.se

FRAMEGRABBER, CAMERA LINK - SOLIOS EV-CL

SOL2MEVCLB

Dual Base 85 Mhz, HDR26



- Camera Link framegrabber med stöd för 10-taps kameror (eV-CLF/CLFL)
- Stöd för area och linescan kameror
- Programmerbar FPGA ombord (tillval)
- PCIe eller PCI-X bus
- Upp till fyra oberoende videoingångar



PRODUKTBESKRIVNING

Matrox Solios eV-CL är en prisvärd serie Camera Link frame grabbers med stöd för de mest krävande multi-megapixel area och line scan Camera Link kamerorna på marknaden. Med inbyggd Bayer interpolation (eV-CLB), color space conversions och look-up tables, och simultan support för två oberoende kameror är Solios eV-CL ett utmärkt val för alla typer av applikationer.

TEKNISK DATA

Egenskaper (beroende på modell)

- PCIe x

- 256 MB DDR SDRAM (upp till 1,7 GB/s)

- Camera Link support:

- Två oberoende Base Camera Link portar (eV-CLB/CLBL)

- En Medium Camera Link port

- En Full Camera Link port, 10-tap support (eV-CLF/CLFL)

- 20 Mhz till 85 Mhz Camera Link klocka

- Power over Camera Link (PoCL) med SafePower (eV-CLB/CLBL)

- Seriell port (mappad som PC-COM port)

- Stöd för frame- och linescan kameror

- On-board bild sub-sampling, bildrekonstruktion och color space conversion

- Input format:

- mono 8/16-bit

- color 8/16-bit

- Output format:

- mono 8/16-bit

- RGB 8/16-bit planar

- BGRa 32-bit packed

- On-board Bayer conversion (eV-CLB/CLBL)
- GB, BG, GR och RG pattern support

On-board look-up tables (LUTs) per port:

- Två 256 x 8-bit look-up tables (LUTs)
- Två 4k x 12-bit look-up tables (LUTs)

- Support för en kvadratisk roterande enkoder per port
- Programmeras via MIL eller MIL-Lite (Matrox Imaging Library)

Anslutningar / ingångar

ev-CLB/CLF

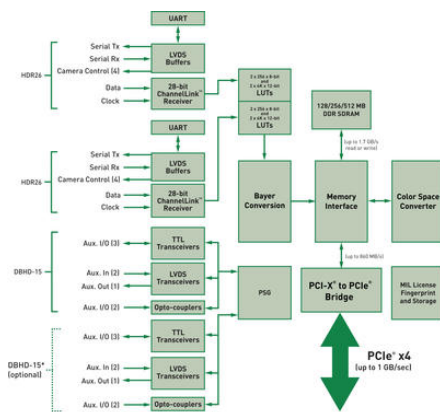
- Två mini Camera Link (HDR) kontakter / anslutningar
- En DBHD-15 kontakt, hane
- Tre TTL konfigurerbara I/Os
- Två LVDS ingångar
- En LVDS utgång
- Två opto-isolerade ingångar
- Extra DBHD-15 kontakt, hane (option)
- Tre TTL konfigurerbara I/Os
- Två LVDS ingångar
- En LVDS utgång
- Två opto-isolerade ingångar
- Extra DB-9 kontakt, hona
- En TTL konfigurerbar I/O
- En LVDS ingång
- Två opto-isolerade ingångar

ev-CLBL/CLFL

- Två Camera Link (MDR) kontakter / anslutningar
- En DB-44 och en DB-9 kontakt
- Sex TTL konfigurerbara I/Os
- Fyra LVDS konfigurerbara ingångar
- Fyra LVDS konfigurerbara utgångar
- Separat LVDS pixelklocka, h-sync och v-sync utgångar
- Fyra opto-isolerade konfigurerbara ingångar

TEKNISK DATA

Bustyp	PCI Express x4
I/O-portar - Anslutning	HDR26 (Mini CL)
Minne RAM	256 MB
Seriellt gränssnitt	PCIe x4
Typ	Single Medium / Dual Base upp till 85 MHz



* Present on a separate bracket